

اطلاعات شخصی

سمانه امامی متولد ۱۵ اردیبهشت ۱۳۶۵

پست‌های الکترونیکی: sb.emami@gmail.com و s_emami@semnan.ac.ir

سوابق تحصیلی

- کسب دیپلم رشته ریاضی- فیزیک از مرکز آموزشی فرزنانگان (استعدادهای درخشان) سمنان با معدل ۱۹/۷۷
- کسب مدرک پیش‌دانشگاهی از مرکز آموزشی فرزنانگان (استعدادهای درخشان) سمنان با معدل ۱۹/۷۵
- کسب رتبه کنکور سراسری ۱۰۵۰ منطقه‌ی دو ریاضی- فیزیک
- ورود به دوره‌ی کارشناسی مهندسی کامپیوتر- نرم‌افزار دانشگاه شهید بهشتی تهران در مهرماه ۸۳ و اتمام دوره کارشناسی در شهریور ماه ۱۳۸۷ با معدل کل ۱۷/۱۱ (کسب رتبه اول)
- ورود به دوره‌ی کارشناسی ارشد مهندسی کامپیوتر- نرم‌افزار دانشگاه شهید بهشتی تهران در مهرماه ۸۷ با استفاده از سهمیه استعدادهای درخشان و اتمام دوره کارشناسی ارشد در بهمن ۱۳۸۹ با معدل کل ۱۸/۱۶ (کسب رتبه دوم)
- ورود به دوره‌ی دکترای تخصصی مهندسی کامپیوتر- معماری کامپیوتر دانشگاه صنعتی امیرکبیر در مهرماه ۹۰
 - معدل دروس گذرانده شده در دوره دکتری: ۱۸/۵۰
 - عنوان رساله: طراحی یک معماری قابل بازپیکربندی برای کاربردهای حسایی
 - تاریخ دفاع نهایی: آبان ۹۶

سوابق اجرایی و تجارب

- عضو هیئت علمی دانشگاه سمنان (از سال ۹۷)
- کارشناس فناوری اطلاعات شرکت ملی نفت ایران (از سال ۸۸ تا ۹۱)
- عضویت در انجمن کامپیوتر ایران
- مدرس دانشگاه‌های شهیدبهشتی تهران، سمنان و فرزنانگان
- محقق مهمان در دانشگاه فنی دانمارک (DTU) به مدت ۶ ماه (سال ۹۳)
- گذراندن دوره تربیت مربی سواد رسانه و فضای مجازی (مقدماتی و پیشرفته)

مقالات پژوهشی

1. **Emami, S., and Sedighi, M.,** "An Optimized Reconfigurable Architecture for Hardware Implementation of Decimal Arithmetic", *Computers and Electrical Engineering*, vol. 63, pp 18-29, 2017.
2. **Emami, S., and Sedighi, M.,** "Exploring Granularity Options in Design of Reconfigurable Decimal Hardware Units", *Iranian Journal of Electrical and Computer Engineering (IJECE)*, vol. 15, no. 1, pp 73-80, 2017.
3. **Emami, S., and Sedighi, M.,** "Exploring Reconfigurability Options Among Decimal Adders", *The CSI Journal on Computer Science and Engineering (JCSE)*, vol. 13, no. 2, pp 32-41, 2016.

4. Sedighi, M., Haddadi, F., **Emami, S.**, Saffarpour, M., “A Heuristic Algorithm for High Level Synthesis of Decimal Arithmetic Circuits Using SystemC”, in 10th International Conference on Design & Technology of Integrated Systems (DTIS), Napoli, 2015.
5. **Emami, S.**, Dorriv, M., and Jaberipur, G., “Radix-10 addition with Radix-1000 encoding of decimal operands”, in 16th CSI International Symposium on Computer Architecture and Digital Systems, Shiraz, 2012.
6. Shokouhi, M., and **Emami, S.**, “استانداردسازی محتوای آموزش الکترونیکی و تاثیر آن در انگیزش یاددهی و یادگیری”, in the Second Conference on Electronic City, Tehran, 2009.

دروس تدریس شده

- مهندسی نرم افزار
- ذخیره و بازیابی اطلاعات
- تحلیل و طراحی سیستمها
- مبانی بازیابی اطلاعات و جستجوی وب
- کارگاه کامپیوتر
- سیستم عامل